

Лабораторная работа №1

Задание:

В системе Logsim построить логическую схему для полного одноразрядного сумматора в виде отдельной подсхемы под названием FSUM, которая должна содержать 3 входа и 2 выхода (для создания подсхемы смотри пункт Ссылки Logisim/Руководство пользователя Logisim/Подсхемы/Создание схем).

Используя только что созданную подсхему сумматора, создайте новую подсхему с названием FSUM8 – 8-разрядный полный сумматор. Схема должна иметь 16 входов и 8 выходов.

Результат работы: Файл, содержащий:

логические схемы полного одноразрядного сумматора, полного 8-разрядного сумматора,.